9. Разработать схему устройства, которое имело бы цикл из восьми тактов и выдавало на выходе последовательность импульсов A при значении управляющего сигнала Z=1 и B при Z=0. Устройство построить на триггерах и логических элементах из библиотеки MISC.

|  |  |
| --- | --- |
| Такт | В а р и а н т ы |
| 3 |
| A | B |
| 0 | 0 | 0 |
| 1 | 1 | 1 |
| 2 | 1 | 0 |
| 3 | 1 | 1 |
| 4 | 1 | 1 |
| 5 | 0 | 0 |
| 6 | 1 | 1 |
| 7 | 1 | 0 |